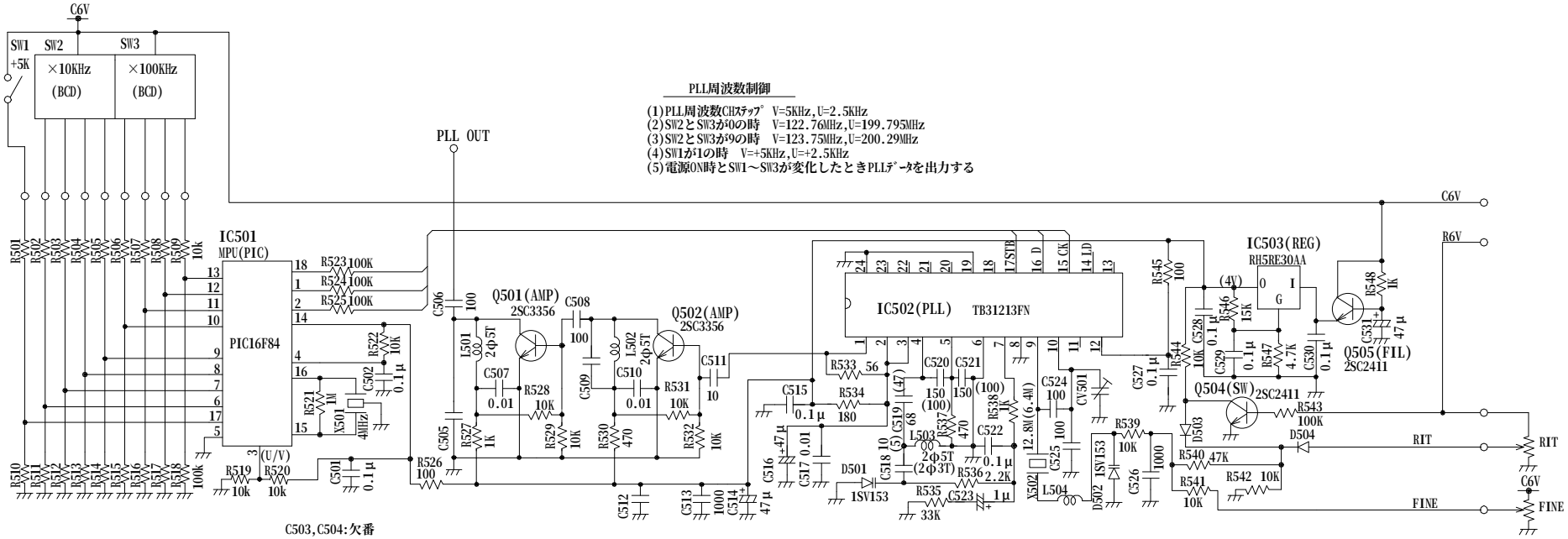
PLL実験回路



PLL周波数制御

(1)PLL周波数CHｽﾃｯﾌﾟ　V=5KHz,U=2.5KHz
(2)SW2とSW3が0の時　V=122.76MHz,U=199.795MHz
(3)SW2とSW3が9の時　V=123.75MHz,U=200.29MHz
(4)SW1が1の時　V=+5KHz,U=+2.5KHz
(5)電源ON時とSW1～SW3が変化したときPLLﾃﾞｰﾀを出力する